Địa chỉ vật lý 85C1Dh tương ứng với chỉ logic nào dưới đây:

Select one:

a. 842Eh:193Dh

b. 83B4h:B6ACh

c. 922Bh:D813h

d. 837Eh:2FA5h

Địa chỉ vật lý A8BBCh tương ứng với chỉ logic nào dưới đây:

Select one:

a. 91BDh:CB8Ah

b. 98BDh:77ABh

c. 9B7Eh:22BBh

d. A19Fh:71CCh

Địa chỉ logic 178Eh:9CD3h tương ứng với chỉ vật lý nào dưới đây:

Select one:

a. 215DCh

b. 225B3h

c. 215B3h

d. 216A3h

Lệnh "MOV DL, [SI] + 84h" sẽ được mã hóa tương ứng với câu trả lời nào dưới đây:

Select one:

a. 9987D33Ah

b. 8A9484h

c. 8967D33Ah

d. 8A9485h

Địa chỉ vật lý 9EBBCh tương ứng với chỉ logic nào dưới đây:

Select one:

a. 95D3h:8E8Ch

b. 8374Ah:98D2h

c. 9BA3h:D18Ch

d. 34A3h:DF45h

Xác định giá trị AX sau khi CPU thực hiện đoạn mã sau :

    Mov AX, 0A76Eh

    Mov BX,1A02h

    Mov CX,9D04h

    lap1:

        Ror AX,CL

        Add BL,CL

        Cmp BL,08h

        Jb lap1

Select one:

a. 6EA7h

b. 6A7Eh

c. 676Eh

d. AE76h

Một EPROM có thông số 2Kx8, phát biếu nào dưới đây là sai :

Select one:

a. EPROM có các đường địa chỉ A0-A9.

b. EPROM có 11 đường địa chỉ.

c. EPROM có 8 đường dữ liệu.

d. Dung lượng EPROM là 2Kb

Xác định giá trị DX sau khi CPU thực hiện đoạn mã sau :

  Mov DX,4F5Ch

    Mov CX,0604h

    lap1:

        Rol DH,CL

        DEC CH

        Cmp CH,03h

        Ja lap1

Select one:

a. 5C4Fh

b. F45Ch

c. F4C5h

d. 5FC4h

Xác định giá trị AX sau khi CPU thực hiện đoạn mã sau :

    Mov AX,0A304H

    Mov CX,03A7h

    Mov CL,AL

    lap1:

        Shl AX,CL

        Dec CH

        Cmp CH,0

       Jne lap1

Select one:

a. 0400h

b. 4000h

c. 0004h

d. 0040

Một EPROM có thông số 4Kx8, phát biếu nào dưới đây là sai :

Select one:

a. EPROM có 8 đường dữ liệu.

b. EPROM có các đường địa chỉ A0-A9.

c. EPROM có 12 đường địa chỉ.

d. EPROM có các đường địa chỉ A0-A11.

Khi thực hiện phép tính phép tính "A9h-124", thì cờ nào dưới đây sẽ có giá trị là 1 :

Select one:

a. PF

b. ZF

c. OF

d. SF

Sau khi thực phép tính "FFh-255" thì cờ nào dưới đây sẽ có giá trị là 1:

Select one:

a. CF

b. ZF

c. AF

d. TF

Chức năng chính của bộ vi xử lý là:

Select one:

a. Lưu trữ dữ liệu

b. Tính toán dữ liệu

c. Xử lý dữ liệu

d. Chuyển đổi dữ liệu

Thanh ghi nào dưới đây không thuộc nhóm thanh ghi đoạn:

Select one:

a. ES

b. CS

c. SP

d. SS

Phát biểu nào dưới đây không chính xác?

Select one:

a. Độ dài từ quyết định độ dài của các thanh ghi, ALU, bus dữ liệu bên trong bộ VXL.

b. Độ dài từ càng lớn thì bộ vi xử lý càng quản lý được nhiều địa chỉ

c. Bộ vi xử lý chỉ có thể xử lý dữ liệu với độ dài từ cố định.

Phát biểu nào dưới đây là đúng về các chân tín hiệu của bộ VXL 8088:

Select one:

a. Trong 1 chu kỳ lệnh, các chân A16/S3-A19/S16 sẽ truyền tín hiệu trạng thái trước khi truyền tín hiệu địa chỉ.

b. Trong 1 chu kỳ lệnh, các chân AD0-AD7 sẽ truyền tín hiệu địa chỉ trước khi truyền tín hiệu dữ liệu.

c. Trong 1 chu kỳ lệnh, các chân AD0-AD7 sẽ truyền tín hiệu dữ liệu trước khi truyền tín hiệu địa chỉ.

Phát biểu nào dưới đây là đúng về các chân tín hiệu của bộ VXL 8088:

Select one:

a. Trong chu kỳ lệnh đọc dữ liệu, chân RD sẽ có tín hiệu sau khi chân DEN có tín hiệu.

b. Trong chu kỳ lệnh đọc dữ liệu, chân WR sẽ có tín hiệu sau khi chân DEN có tín hiệu.

c. Trong chu kỳ lệnh đọc dữ liệu, chân WR sẽ có tín hiệu sau khi chân TEST có tín hiệu.

Phát biểu nào dưới đây là đúng về các chân tín hiệu của bộ VXL 8088:

Select one:

a. Trong 1 chu ky lệnh, khi chân IO/M có tín hiệu thì có nghĩa các chân AD0-AD7 đang truyền tín hiệu địa chỉ.

b. Trong 1 chu ky lệnh, khi chân IO/M có tín hiệu thì có nghĩa các chân AD0-AD7 đang truyền tín hiệu dữ liệu.

c. Trong 1 chu ky lệnh, khi chân IO/M có tín hiệu thì có nghĩa các chân A16/S3-A19/S6 đang truyền tín hiệu trạng thái.

Phát biểu nào dưới đây là đúng về các chân tín hiệu của bộ VXL 8088:

Select one:

a. Ngoại trừ các GND và VCC, chân CLK là chân có tín hiệu đầu tiên khi hệ vi xử lý bắt đầu hoạt động.

b. Khi chân WR có tín hiệu, có nghĩa CPU chấp nhận việc ghi dữ liệu vào bộ nhớ.

c. Khi chân NMI có tín hiệu, có nghĩa CPU chấp nhận yêu cầu ngắt.

Phát biểu nào dưới đây là đúng về các chân tín hiệu của bộ VXL 8088:

Select one:

a. Trong 1 chu kỳ lệnh, khi chân READY có tín hiệu thì có nghĩa chân ALE có tín hiệu.

b. Trong 1 chu kỳ lệnh, khi chân READY có tín hiệu thì có nghĩa chân ALE không có tín hiệu.

c. Trong 1 chu kỳ lệnh, khi chân READY có tín hiệu thì có nghĩa chân DEN không có tín hiệu.